

Berlin, den 05.04.1988

Bereichskolloquium "Schaltkreisentwurf"

Am Montag, den 11.04.1988 um 9.30 (Dauer ca 3 Stunden)  
findet ein

Bereichskolloquium zu

"Überblicksfragen des integrationsgerechten  
Logikentwurfes (CMOS, NMOS)"

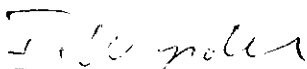
statt.

Inhaltliche Schwerpunkte sind:

- Verhältnis von Integrationsgrad, Dynamik und Architektur
- Integrationsgerechte Logikbaugruppen
- Rückwirkung des Logikentwurfes auf dynamische Schaltungseigenschaften
- Testbarkeit integrationsgerechter Systeme
- Auswirkungen von Schnittstellen zur Umwelt auf dynamische Eigenschaften
- Besonderheiten des Gate-array- und Standardzellentwurfes.

Referent ist Koll. G. Heinz, Abt. 42, Telefon: 387.

Interessenten melden sich bitte bei Kollegin Gäbler,  
Telefon: 206 an.

  
Prof. Dr. F. Wysotzki  
Bereichsleiter

Schule 11.9.28  
Allg. Gwdl. Schulkonvent.

Teilnehmer:

Name	Alte	Telefon
Busch	72	0900
Steiner	42	100
Kutschke	72	032
Staats	74	305
Powolik	42	337
Hallmann	000	6743121
Ristau	000	6743122
Lange	42	200
Kinnemann	42	200

Teilnehmer:

- Busch 72
- Steiner 42
- Kutschke 72
- Staats 74
- Powolik
- Hallmann 000
- Ristau 000
- Lange 42
- Kinnemann 42

26.4.88.

Entwurf und Teststrategien

Teilnehmer

"Entwurfs- und Teststrategien"

31a

- Stanke
  - Ulbricht
  - Gliem
  - Gutzmer
  - Heuer
  - Zimmermann
  - Moltmann
  - Schmidt
  - Paul
  - Schulze
  - Bündig
  - Hausfeld
  - Heene
  - Staats
- } 01
- 74

Teilnehmer:

Prof. Stanke 01

Ulbricht 01

Gliem 01

Gutzmer 01

Heuer 01

Zimmermann 01

Moltmann 01

Schmidt 01

Paul 01

Schulze 01

Bündig 01

Hausfeld 01

Heene 01

Staats 74