

Programm zum

Workshop Hochgeschwindigkeitskommunikation in (parallelen) Rechnernetzen

Sehr geehrte Damen und Herren,

gestatten Sie mir bitte, Sie zum vorangekündigten Workshop recht herzlich einzuladen.

Ort	GMD-FIRST Berlin, Raum 509, gleiche Adresse wie GFal
Zeit	Freitag, der 25.11.94 von 11⁰⁰ bis etwa 18⁰⁰ Uhr
Veranstalter	GFal e.V. Berlin

Wie angekündigt, richtet sich der Gegenstand auf Methoden und Verfahren, die auf eine Steigerung der Kommunikationsraten von Vernetzungen gerichtet sind. Software-geroutete Lösungen bleiben möglicherweise hinter den Erwartungen zurück. Intelligente Lösungen für Kommunikationsprozessoren in Hardware werden interessant. Ziel des Workshops soll es u.a. sein, gewonnene Erfahrungen zu verallgemeinern, um Synergieeffekte im Zusammenfluß von Wissen aus verschiedenen Bereichen zu erzielen. Es geht darum, bekannte Probleme auf möglicherweise neue Art zu lösen, und neue Anwendungsfelder zu erschließen.

Programm

- 11⁰⁰ Uhr Dr. Tiedtke, GFal-Geschäftsführer: Eröffnung und Begrüßung der Teilnehmer
- 11⁰⁵ Uhr U. Brüning (GMD-FIRST): Kommunikationsprinzipien in Parallelrechnern; Erfahrungen mit MANNA/META
- 11⁵⁰ Uhr P. Kammel (Friedr.-Schiller-Universität Jena): Echtzeit-Routing - ein Problem aus der Hochenergiephysik

Mittagspause ca. 12³⁰ - 13¹⁵ Uhr

- 13¹⁵ Uhr W. Schröder-Preukschat (Bosch/GMD): Betriebssystem-Mikrokern paralleler Betriebssysteme
- 14⁰⁰ Uhr S. Montenegro (GMD-FIRST): Kommunikationsprozessor am Beispiel MANNA
- 14⁴⁵ Uhr K. Zühlke (Friedr.-Schiller-Universität Jena): PADI - ein Multiprozessorsystem mit hoher Kommunikationsbandbreite.

Kaffeepause ca. 15³⁰ - 15⁴⁵ Uhr

- 15⁴⁵ Uhr H.-D. Wuttke (TU Ilmenau): Simulation paralleler Automatenetze am Beispiel CADAS
- 16³⁰ Uhr S. Dengel, C. Busch, (GFal Berlin): Ultraschneller, parallel routender Kommunikationsprozessor für 2D-, 3D-Torus- und Hypercube-Netze und Implementierung als XC4010-FPGA für ein T805-Transputer-Cluster


Ende gegen 17³⁰ Uhr.

Anschließend offener Gedankenaustausch zu laufenden Projekten, Zukunftsplänen und Absichten für wissenschaftliche Koordination und Kooperation.

Vortrag und Diskussion zum Vortrag sollten jeweils 45 Minuten nicht überschreiten. Gestatten Sie mir bitte, meinen herzlichsten Dank auszudrücken für alle Beiträge, die im Rahmen des Rufes eingegangen sind, auch für die, die keinen Eingang in das Programm finden konnten. Gemäß der Zielstellung wurden Beiträge ausgewählt, deren Bezug zum Thema besonders gravierend ist.

Bitte machen Sie von der Möglichkeit Gebrauch, zum Workshop eigene Aufsätze auszulegen. Im Sinne einer Nutzung des Workshops für den Gedankenaustausch wird empfohlen, Kurzfassungen der Vorträge zu verteilen.

Mit freundlichen Grüßen


Dr. G. Heinz

GFaI


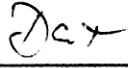
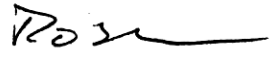

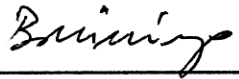
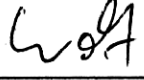
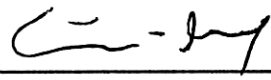
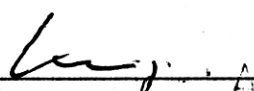

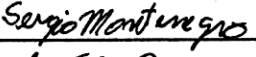
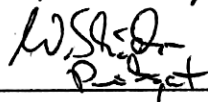
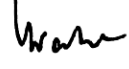


Gesellschaft zur Förderung angewandter Informatik e.V.

Anwesenheitsliste

Workshop

Hochgeschwindigkeitskommunikation in (parallelen) Rechnernetzen

am 25. November 1994

	Name, Vorname [Druckschrift]	Firmenkurzbezeichnung	Unterschrift	Betrag erhalten
	Dengel, Stefan	GFaI		
1	Danz, Susanne	FHG IMS2		
2	Rosner, Stephan	FHG JMS2		
3	Ohlenroth, Matthias	TU C-2		
4	Brauning, Ulrich	GMD		
5	Wolf, Dietrich	GFaI		
6	Sutke, Ina	TU		
7		GFaI		
8	MONTENEGRO, SERGIO	GMD- FIRST		
9	Schröder-Preikschat, Wolfgang	GMD-FIRST		
10	Krahl, Rüdiger	DLR e.v. Projekträger f. IT d. BMT		
11	Busch, Carsten	GFaI		
12	Wattke, H.-D.	TU Jülicher		

Name, Vorname Firmenkurzbezeichnung Unterschrift Betrag erhalten
[Druckschrift]

13 *Rößler, Franz Thesys GmbH Rößler*

14 *Scheibe, Thomas Tübelin PLL*

15 *Fikmi, Moussa GMD Moussa*

16 *Bühlke, Hans-Ulrich Uni Jena Jena*

17 *Kammel, Peter Uni Jena Kammel*

18 *Paeber, Holger GfAI Paeber*

19

20

21

22

23

24

25

EMLA

26

27

28

29